

STUDIA NIESTACJONARNE II-STOPNIA

Elektrotechnika_sem2_Ail, Zjazd I - 6,7,8 III 2026

Uniwersytet Radomski im. Kazimierza Pułaskiego, Radom, ul. Malczewskiego 29

	Piątek	Sobota			Niedziela		
8:00 - 8:45 1		A2 Inżynieria oprogramowania_Wyk dr A.Erd			A1 Wielowymiarowe i nieliniowe układy dynamiczne_Wyk prof. M.Luft		
8:50 - 9:35 2							
9:45 - 10:30 3		A2 Sztuczna inteligencja w pomiarach i diagnostyce_Wyk prof. P.Bojarczak			A2 Wybrane zagadnienia układów automatycznej regulacji_Wyk mgr D.Podsiadły		
10:35 - 11:20 4							
11:30 - 12:15 5		316 Lab1 Sztuczna inteligencja w pom i diag_Lab prof. P.Bojarczak	108 Lab2 Układy FPGA_Lab prof. R.Pniewski	204 Lab3 Wielowym i nieliniowe ukt dynam_Lab prof. K.Krzysztosek	214 Lab1 Wybr zagad ukt automat regi_Lab mgr D.Podsiadły	137 Lab2 Inżynieria oprogramowania_Lab mgr Ł.Kopania	204 Lab3 Wielowym i nieliniowe ukt dynam_Lab prof. K.Krzysztosek
12:20 - 13:05 6							
13:15 - 14:00 7		108 Lab1 Układy FPGA_Lab prof. R.Pniewski	204 Lab2 Wielowym i nieliniowe ukt dynam_Lab prof. K.Krzysztosek	316 Lab3 Sztuczna inteligencja w pom i diag_Lab prof. P.Bojarczak	137 Lab1 Inżynieria oprogramowania_Lab mgr Ł.Kopania	204 Lab2 Wielowym i nieliniowe ukt dynam_Lab prof. K.Krzysztosek	214 Lab3 Wybr zagad ukt automat regi_Lab mgr D.Podsiadły
14:05 - 14:50 8	A3	Systemy operacyjne i systemy czasu rzeczywistego_Wyk_Hybrydowo prof. T.Ciszewski			204 Lab1 Wielowym i nieliniowe ukt dynam_Lab prof. K.Krzysztosek		
14:55 - 15:40 9							
15:50 - 16:35 10							
16:45 - 17:30 11	A2	A2 Układy FPGA_Wyk prof. R.Pniewski			A2 Inżynieria oprogramowania_Wyk dr A.Erd		
17:35 - 18:20 12							
18:30 - 19:15 13		214 Proj1					
19:20 - 20:05 14	dr K.Sieradzka	Wybrane zagadnienia układów automatycznej regulacji_Proj mgr D.Podsiadły					
20:10 - 20:55 15							